

## CHƯƠNG TRÌNH INTERNSHIP TẠI CÔNG TY SYNOPSIS VIETNAM

Bạn đã sẵn sàng để bắt đầu hành trình trở thành **Kỹ sư thiết kế vi mạch** trong tương lai!? Dành cho các bạn sinh viên năm cuối, **Internship Program** tại #Synopsys đã quay trở lại và bắt đầu mở đơn ứng tuyển:

**ASIC Digital Design Intern HCM** | Dự kiến bắt đầu: 11 hoặc 12/2024 | Location: HCMC

JD: <https://careers.synopsys.com/job/ho-chi-minh-city/asic-digital-design-intern-hcmc/44408/70352352688>

**Analog Design Intern (Circuit/Layout)** | Dự kiến bắt đầu: 01/2025 | Location: HCMC

<https://careers.synopsys.com/job/ho-chi-minh-city/analog-mixed-signal-ic-design-intern/44408/70025498352>

### ☀️ **Yêu cầu:**

+ Sinh viên năm cuối\* các ngành/chuyên ngành: Điện tử-viễn thông, Kỹ thuật máy tính, Điện, Cơ điện tử, Tự động hóa, Khoa học máy tính, Hệ thống nhúng, Tin học công nghiệp, Vật lý... hoặc các ngành liên quan

(\*sinh viên chưa tốt nghiệp trong quá trình thực tập)

+ GPA: từ 3.0/4 hoặc 7.0/10

+ Có thể tham gia thực tập toàn thời gian.

+ Có kiến thức về IC Design hoặc các kiến thức liên quan

+ Sử dụng tốt tiếng Anh (4 kỹ năng)

### ☀️ **Phúc lợi và cơ hội:**

+ Phụ cấp thực tập và ăn trưa.

+ Được đào tạo kiến thức nền tảng về IC design và cơ hội tiếp xúc, làm việc trong môi trường thiết kế chuyên nghiệp tại Synopsys.

+ Được hướng dẫn thực hiện đề tài cho luận văn tốt nghiệp bởi các kỹ sư nhiều năm kinh nghiệm.

+ Cơ hội được nhận làm kỹ sư chính thức sau khi hoàn thành chương trình thực tập.

### ☀️ **Ứng tuyển**

Hồ sơ ứng tuyển bao gồm: CV (tiếng Anh) + Bảng điểm (gộp vào 1 file PDF khi gửi) gửi trực tiếp đến link JD ở trên.

### 📍 **Liên hệ:**

- Talent Acquisition Team: [vn-staffing@synopsys.com](mailto:vn-staffing@synopsys.com)
- Website: <https://www.synopsys.com>
- Synopsys Career: <https://www.synopsys.com/careers>
- Synopsys Viet Nam Official Page: <https://www.facebook.com/synopsysvietnam>

**INTERNSHIP Program** SYNOPSIS®

IC Design Intern (Analog/ Digital) Da Nang

Analog Design Intern Ho Chi Minh

ASIC Digital Design Intern Ho Chi Minh Ha Noi

**Key Requirements**

- Final year students, not yet graduated during the internship period
- Major in Electronics, Telecommunications, Mechatronics, Computer Science Engineering or other related ones
- GPA: from 3/4 or 7/10
- Available for 3-6 months internship program (full-time)
- Interested in IC Design
- Good English communication

vn-staffing@synopsys.com

**INTERNSHIP Program** SYNOPSIS®

**Highlight Benefits**

- ✓ Monthly internship allowances.
- ✓ Fully equipped working devices.
- ✓ Be trained by talented highly motivated engineering teams at Synopsys.

Apply Now! Internship Opportunities

vn-staffing@synopsys.com